

レイアウト・エディタ/ビューワ

Expert and ExpertViews

Expert は、多くの編集機能、高い処理能力、高速なレイアウト表示が特徴の高性能な階層型ICレイアウト・エディタです。ネットリスト・ドリブン・レイアウトやパラメタライズド・セル (P-Cell) などの機能により、レイアウト作業を強力に支援します。

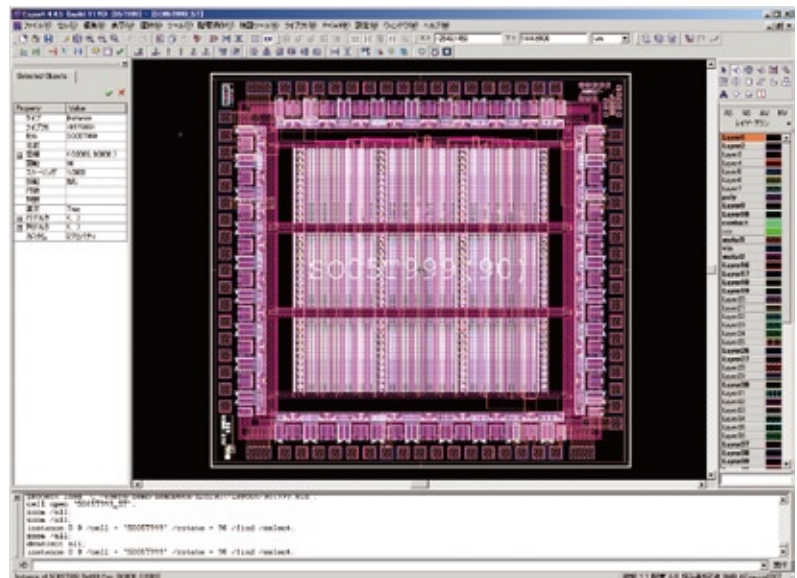
- DRC/LVS/LPE および寄生抽出機能との統合により、生産性の高いアナログ、ミックスド・シグナル、RF、デジタル向けレイアウト環境を実現
- **ExpertViews** レイアウト・ビューワは、編集機能を除き、**Expert** レイアウト・エディタと同一の機能を使用可能
- 極めて大規模な GDSII ファイルを高速に読み込み、編集、表示可能
- 設計自動化のための強力なスクリプト機能や C++ API を搭載
- Calibre Interactive および Calibre RVE と統合し、業界標準のフォーマットを使用した物理検証に対応
- **Expert** のノード・プロービング機能は、接続性を視覚化するノード・ハイライト機能を搭載 (クリックしたオブジェクトに電氣的に接続されているレイアウト・オブジェクトすべてを強調表示)
- お客様とサード・パーティ企業の大切な知的財産を守る、シルバコの強力な暗号化技術を利用可能



作業効率に優れた レイアウト設計環境

- 10GB を超える GDSII データベースを、わずか数分で読み込み可能
- 階層をまたぐ焦点移動やズームも、マルチウィンドウ環境で高速表示可能 (ブックマークによるトラッキングにも対応)
- **Guardian** DRC/LVS/LPE とのシームレスな統合により、リアルタイム検証、オンライン検証、バッチ検証に対応
- レイアウト作業と同時に検証できるリアルタイム DRC
- CMOS、バイポーラ、BiCMOS、SiGe、GaAs、InP、その他の独自プロセスによるアナログ、RF、マイクロ波、デジタル回路に適した、生産性の高いレイアウト環境
- 階層全体をマルチウィンドウで効率的に編集するための Edit-In-Place 機能、グループ化機能、検索機能、およびクリック数の少ない快適なナビゲーション
- レチクル生成やマスク修正に最適なツール
- カスタマイズ可能なホットキーおよびコマンド・ラインによるコマンド実行

Expertのホットキー、マクロ、ツールバー、レイヤ、色、スティップルは自由にカスタマイズ可能です。
Virtuosoの設定をインポートして、使い慣れた効率的な作業環境を再現することもできます。



スムーズな導入と 優れた操作性

- カスタマイズ可能なホットキー、マクロ、ツールバーにより、Virtuoso 環境の見た目や使用感を再現可能
- ファウンドリ提供の PDK (プロセス・デザイン・キット) により、新規設計環境を素早く構築可能
- 全メニュー、全アイコンについて、すぐに呼び出せる詳細なオンラインヘルプ
- Linux/Windows 対応により、低価格なワークステーションで広範囲に展開可能
- シンプルなインストール手順により、ユーザ自身で環境をセットアップ可能
- マルチプラットフォーム対応のフローティング・ライセンス体系を利用可能
- さまざまなプロッタやプリンタが使用可能用紙サイズに合わせた複数ページのタイリング印刷も可能)

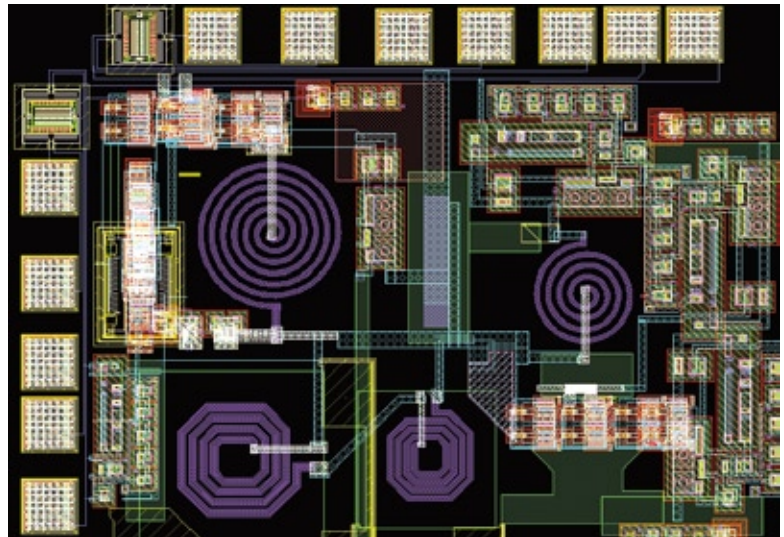
他社設計フローとの相互運用性

- Dracula および Diva の DRC/LVS/LPE ルール・デッキをサポート
- Calibre エラー・レポートの直接読み込みにより、Calibre RVE (Result Viewing Environment) に対応
- Virtuoso からテクノロジー・ファイルをインポートし、レイヤ、色、ステイプル、およびカスタマイズ可能なホットキー、マクロ、ツールバーを設定可能
- 既存の設計データを GDSII/CIF 形式でインポート
- Solaris、Linux、Windows で共通の、使いやすいインタフェース

強力なレイアウト編集機能

- P-Cell の作成は、JavaScript/LISA スクリプト言語でも GUI でも可能
- 強力な C++ API を使用して、すべての編集機能にアクセス可能
- チェックイン/チェックアウトによるライブラリ管理機能により、ネットワークを介して、複数の設計者が 1 つのプロジェクトを同時に作業可能
- 自動スケーリング/リサイズ機能で、プロセスの移行作業が軽減

豊富な編集機能を使用して、任意角度のポリゴンを描画できます。CMOS、Bipolar、BiCMOS、SiGe、GaAs、SiC、InP、TFTなどのプロセス・テクノロジーを使用したインダクタやパワー・デバイスなど、広範なアナログ、RF、マイクロ波回路デバイスに対応します。



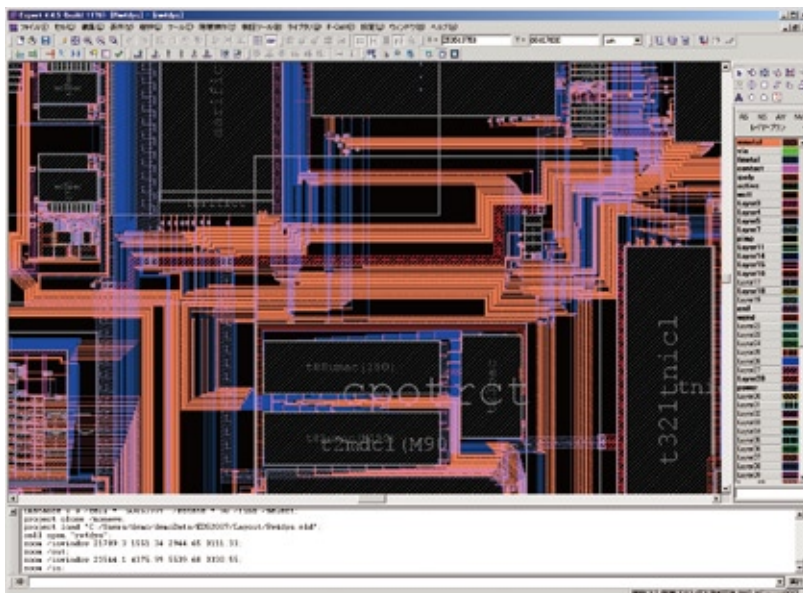
充実した描画機能

- 配線やデバイスを 90°、45°、および任意の角度で描画可能
- 任意の角度に対応したルーラで、正確な測定が可能
- 派生レイヤをサポート
- コマンド・ラインから全コマンドを入力可能
- Edit-In-Place 機能、階層の展開表示、セルの平坦化をサポート
- データ保護オプションで実行ログが保持でき、操作の取り消しが容易

リアルタイムDRC

- 完全統合された **Guardian** のリアルタイム DRC を、**Expert** 上で使用可能
- レイアウト中に、DRC 違反をインタラクティブにフラグ表示
- レイアウトと同時に修正することで、最終 DRC 検証の作業を大幅に軽減
- **Guardian** DRC と同一のルールセット

高い処理性能:
10GBを超える大規模デザインを、
わずか数分で読み込むことができ
ます。また、非常に大規模なデー
タベースでも、焦点移動やズームを素
早く実行できます。マスクデータの
作成や配線の修正に最適です。



Expertの入力/出力



SILVACO

株式会社 シルバコ・ジャパン
www.silvaco.co.jp

お問い合わせ : info@silvaco.co.jp

横浜本社

〒244-0801
神奈川県横浜市戸塚区品濃町549-2
三宅ビル4F
TEL : 045-820-3000 FAX : 045-820-3005

京都オフィス

〒604-8152
京都府京都市中京区烏丸通 蛸薬師下ル手洗水町651-1
第14長谷ビル 9F
TEL : 075-229-8207 FAX : 075-229-8208